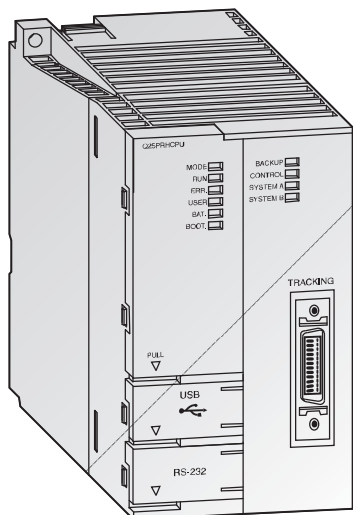


■ Redundante SPS-CPU-Module



Redundante SPS-CPU-Module

Zwei identisch aufgebaute Systeme sichern einen Hot-Standby-Betrieb durch automatische Synchronisation der Hardware. Dies garantiert höchste Verfügbarkeit und Ausfallsicherheit. So werden Stillstandzeiten und Wiederanlaufkosten erheblich reduziert. Die höheren Anschaffungskosten redundanter Systeme sind im Vergleich zum Einsparpotential im Fehlerfall vernachlässigbar. Bei Ausfall des aktiven Systems wird automatisch stoßfrei auf das Hot-Standby-System geschaltet.

Dank der modularen Bauweise sind verschiedene Ausbaustufen des Redundanzkonzeptes möglich: Netzteilredundanz, Masterredundanz, Steuerungsredundanz.

Besondere Merkmale:

- QnPRH ist auf Standardkomponenten basierend, daher kann vorhandene Peripherie eingesetzt werden.
- Komplette Einbettung in vorhandene und nicht redundante Umgebungen möglich.
- Niedrige Umschaltzeiten realisierbar (parametrierbar, min. Umschaltzeit 22 ms (48 k Worte))
- Programmierung wie ein System mit Standard-Software
- Automatische Detektierung des aktiven Systems mittels MX-Components/MX-OPC-Server zu übergeordneten Systemen.
- Anschaltung der Peripherie über redundanten Ring MELSEC-NET, CC-Link, CC-Link IE, Ethernet und Profibus mit oder ohne Masterredundanz möglich

Technische Daten	Q12PRH-CPU	Q25PRH-CPU
Ausführung	Prozess-CPU-Modul, Hochverfügbar	
Ein-/Ausgangsadressen	4096/8192	4096/8192
CPU-Selbstdiagnose	CPU-Test, Watch Dog (Zeitüberwachung), Batteriekontrolle, Speichertest, Programmplausibilität, Netzspannungsüberwachung, Redundanzsynchronisation	
Multiprozessorbetrieb	—	
Pufferbatterie	Alle CPUs sind mit einer Lithium-Batterie ausgerüstet, die eine Lebensdauer von 5 Jahren hat.	
Speichermedium	RAM, ROM, FLASH	RAM, ROM, FLASH
Speicher- kapazität insgesamt für Programme	≤32 MByte 124 k Schritte (496 kByte)	≤32 MByte 252 k Schritte (1008 kByte)
Zykluszeit	34 ns/log. Anweisung	34 ns/log. Anweisung
Zeitglied (T)	2048	2048
Zähler (C)	1024	1024
Merker/Sondermerker (M)	8192	8192
Datenregister/Sonderregister (D)	12288	12288
File-Register (R)	131072/max. 1042432	131072/max. 1042432
Interrupt-Pointer (I)	256	256
Pointer (P)	4096	4096
Fehlermerker (F)	2048	2048
Index-Register (Z)	16	16
Link-Merker (B)/Link-Register (W)	8192/8192	8192/8192
Max. Anzahl steckbare Module	Max. 11 auf Hauptbaugruppenträger, 64 alle via MELSECNET Remoteanschlaltung, keine zentrale Erweiterung anschließbar	
Stromaufnahme intern (5 V DC)	mA 640	640
Gewicht	kg 0,30	0,30
Abmessungen (BxHxT)	mm 52,2x98x89,3	52,2x98x89,3
Bestellangaben	Art.-Nr. 157070	157071
Zubehör	Software PX-Developer (optional)	

*Tracking-Kabel QC10TR und QC30TR siehe Seite 56.